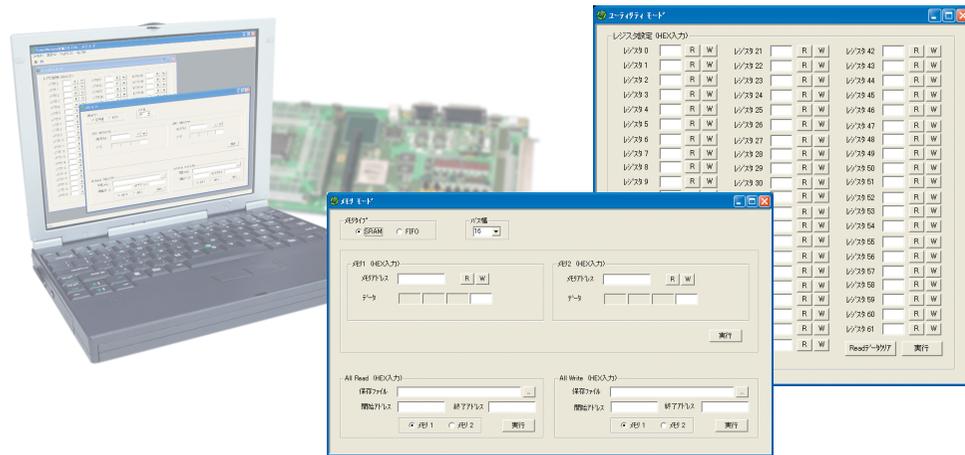


PCで、FPGA・LSIの評価が可能に



ユーティリティモード

USB2.0

MU200-SX
FPGA 内部に 8bit 幅のレジスタを 62 個用意し、USB 2.0 を通じて、PC と FPGA ボード MU200-SX 上の FPGA 間をレジスタアクセスでデータ通信が可能

PowerMedusa[®] MU200-EVA

MU200-EVAは、PCとUSBで接続したPowerMedusaシリーズ・FPGAボード MU200-SXシリーズを制御するソフトウェアです。

PCからFPGAボードへ制御データやテストデータを容易に入力が可能、またFPGAからのデータを取り込みPCで解析することができます。

※専用API、USBドライバ標準添付

メモリモード

USB2.0

**MU200-SX
MU200-DM**
PCからFPGA内部メモリ及びメモリーボードへデータの書き込み、読み出しが可能
画像処理回路を検証する場合、テスト画像データと処理済みデータをPCで確認可能

製品ラインナップ (その他製品はホームページ: <http://www.mms.co.jp/powermedusa> をご覧ください)

**FPGAボード
MU200-SX**

LSI設計・評価が可能なStratixデバイス搭載FPGAコンポーネント
試作チップを搭載できるLSIテストサブボードを接続すれば、LSI評価検証が可能

**メモリーボード
MU200-DM**

DDR-SDRAM DIMM184ピン(PC2100 512Mbyte)を2個搭載
DDR SDRAM DIMMをSRAMイメージまたはFIFOイメージでアクセス可能

お問い合わせ: **MMS** 三菱電機マイコン機器ソフトウェア株式会社 第3事業部開拓部営業グループ

〒617-8550 京都府長岡京市馬場園所1 TEL: 075-958-3574/FAX: 075-958-3782 E-mail: medusa@kyo.mms.co.jp <http://www.mms.co.jp/powermedusa>